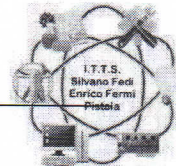




# ISTITUTO TECNICO TECNOLOGICO STATALE "SILVANO FEDI - ENRICO FERMI"



Via Panconi, 39 - 51100 - PISTOIA (ITALIA) Tel. +39 0573 37211 FAX. +39 0573 372121  
Web: www.itffedifermi.gov.it E-Mail :posta@itffedifermi.gov.it PEC:pttf01000r@pec.istruzione.it  
Cod.Fisc.:80007710470 Cod.Mec.:PTTF01000R Cod.Fatturazione Elettronica: UFBJA8

## SINTESI PIANO OFFERTA FORMATIVA TRIENNIO 2016 -2017 -/2018 -2019 Sintesi progetto/attività

Istituto Tecnico Tecnologico Statale  
30 SET. 2016  
3490/024

### SEZIONE I - DESCRITTIVA

#### 1.1 Denominazione progetto

Indicare Codice e Denominazione del progetto

*Tecniche di sviluppo e progettazione pratica dei Circuiti Stampati. Tecnologia*

#### 1.2 Responsabile del progetto

Indicare il responsabile del progetto

*Prof Bardelli Francesco*

#### 1.3 Obiettivi

Descrivere gli obiettivi misurabili che si intendono perseguire, i destinatari a cui si rivolge, le finalità e le metodologie utilizzate. Illustrare eventuali rapporti con altre Istituzioni.

*Obiettivo: fornire uno strumento aggiuntivo alle discipline tecnologiche per la progettazione e lo sviluppo di Circuiti Stampati. Il corso quindi prevederà l'utilizzo di un software dedicato che partendo dallo schema elettrico di base permetta lo sviluppo di un circuito stampato e la produzione dei file necessari per una campionatura. Tra essi sarà scelto un campione ed inviati ad una azienda per la produzione. Si prevede lo sviluppo di una scheda a microcontrollore con periferiche su due strati. Il corso è rivolto agli alunni del triennio.*

#### 1.4 Durata

Descrivere l'arco temporale nel quale il progetto si attua, illustrare le fasi operative individuando le attività da svolgere in un anno finanziario separatamente da quelle da svolgere in un altro.

*I periodi utili andranno da Febbraio ad Aprile. Il corso avrà una durata di 16 h per ciascun anno scolastico. I file prodotti costituiranno elementi di valutazione.*

#### 1.5 Risorse umane

*Docenti delle discipline tecnico del triennio esperti del CAD e dello sviluppo di circuiti stampati.*

#### 1.6 Beni e servizi

Indicare le risorse logistiche ed organizzative che si prevede di utilizzare per la realizzazione. Separare gli acquisti da effettuare per anno finanziario.

*Sarà sviluppata una prototipatura del migliore lavoro prodotto dagli alunni. Il costo globale stimato è pari a E 150.*

#### 1.7 Costo totale e risorse finanziarie

Indicare il costo totale e la provenienza (fonte) del finanziamento

Costo docenza e materiale

#### Allegare:

1. descrizione attività e calendario di massima
2. modalità di valutazione del risultato didattico
3. piano di erogazione e controllo

Pistoia 29/09/2016

Il Responsabile del Progetto

Riservato all'Ufficio:	Costi ammessi: